

# Prof. Niklaus Wirth

Kolloquium 29. Jänner 2009



## EINE PLATTFORM FÜR DEN UNTERRICHT ZUR PROGRAMMIERUNG PARALLELER PROZESSE

Wir stellen eine Architektur vor, die als Experimentierfeld zum Programmieren von Systemen mit mehreren Prozessoren gedacht ist. Deren Implementation besteht aus 12 identischen Prozessoren mit lokalen Speichern, die durch ein Netzwerk verbunden sind. Dazu wird ein einziger, programmierbarer Baustein (FPGA) verwendet.

### CV

Niklaus Wirth war ab 1968 ordentlicher Professor für Computerwissenschaften (später Informatik) der ETH Zürich und emeritierte Ende April 1999.

Niklaus Wirth ist Mitglied der Association for Computing Machinery (ACM), der IEEE Computer Society, der Schweizerischen Akademie der Technischen Wissenschaften (SATW), der US National Academy of Engineering, der Berlin-Brandenburgischen Akademie und des Ordens Pour le Mérite. Er ist Ehrendoktor der Universitäten von York, Linz, Laval (Quebec) und Novosibirsk, der Open University sowie der ETH Lausanne. 1984 erhielt er den ACM Turing Award und 1987 den Computer Pioneer Award von IEEE.



Prof. Niklaus Wirth